

得獎人著作簡評

張孟凡 副教授 (國立清華大學電機工程學系)

代表作名稱：

1. M.-F. Chang*, S.-W. Chang, P.-W. Chou, and W.-C. Wu, 2011, “A 130mV SRAM with Expanded Write and Read Margins for Subthreshold Applications”, *IEEE Journal of Solid-State Circuits* 46, 520-529.

得獎簡評：

張孟凡副教授的研究重點，是目前晶片設計業界最重要的研究課題：低功耗記憶體之積體電路設計；他的代表作均發表於所屬晶片設計領域最頂尖的期刊 *IEEE Journal of Solid-State Circuits*。更難能可貴的是，他的研究工作已連續在這個領域最頂尖的國際會議 ISSCC 上發表三篇論文，研究成果居全球領先地位，也因此極受產學界重視。張副教授的幾篇代表著作不但極具創意，且經由台積電的晶片實作來驗證其效能，並已拓展至相關的產業應用。整體而言，張副教授的研究工作不但在學術領域領先全球，同時也已產生重大的產業應用。